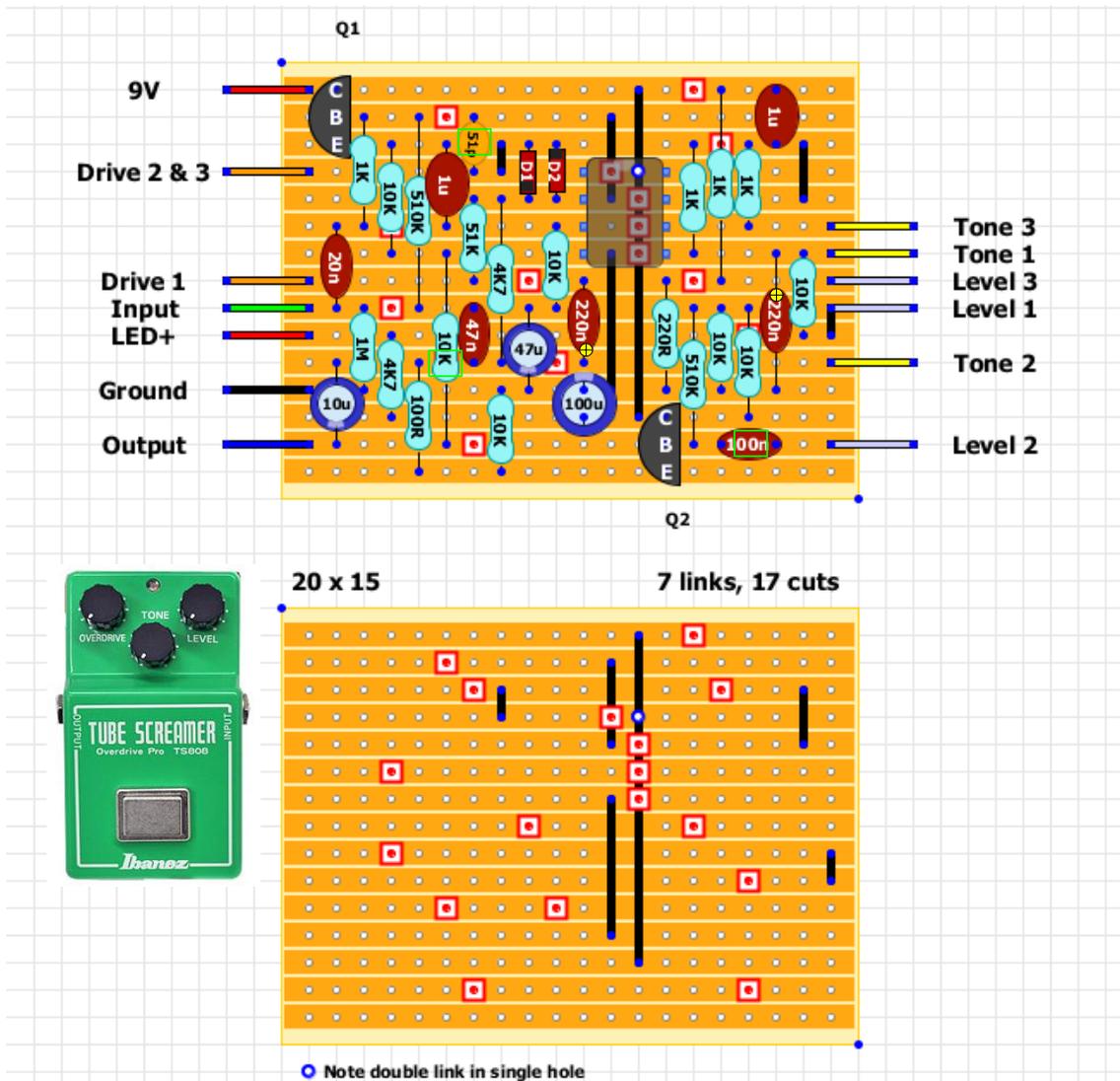


## 05) how to build (作り方)

### ① 基板のマーキング

作りたい基板のレイアウト図を入手する。

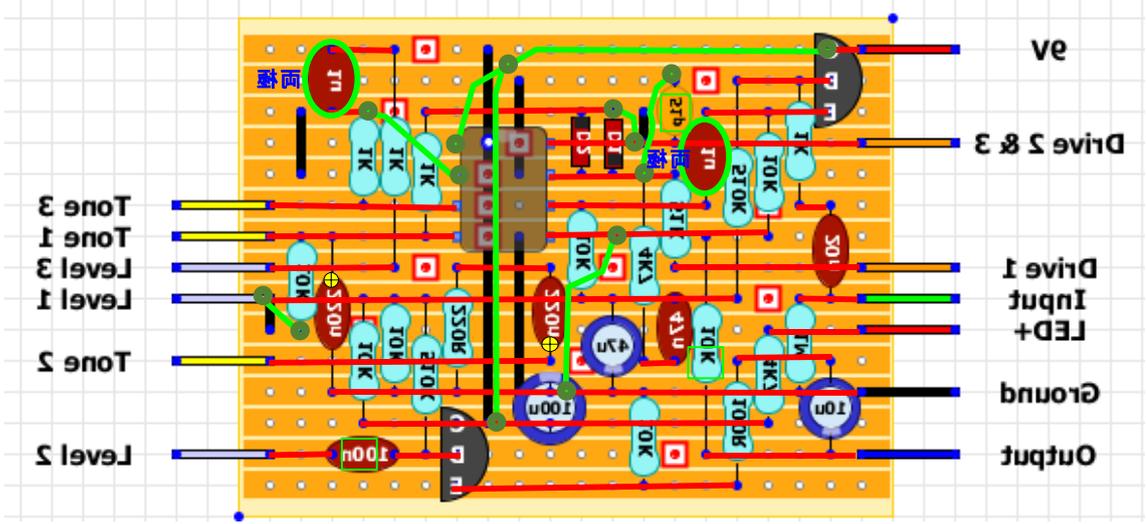
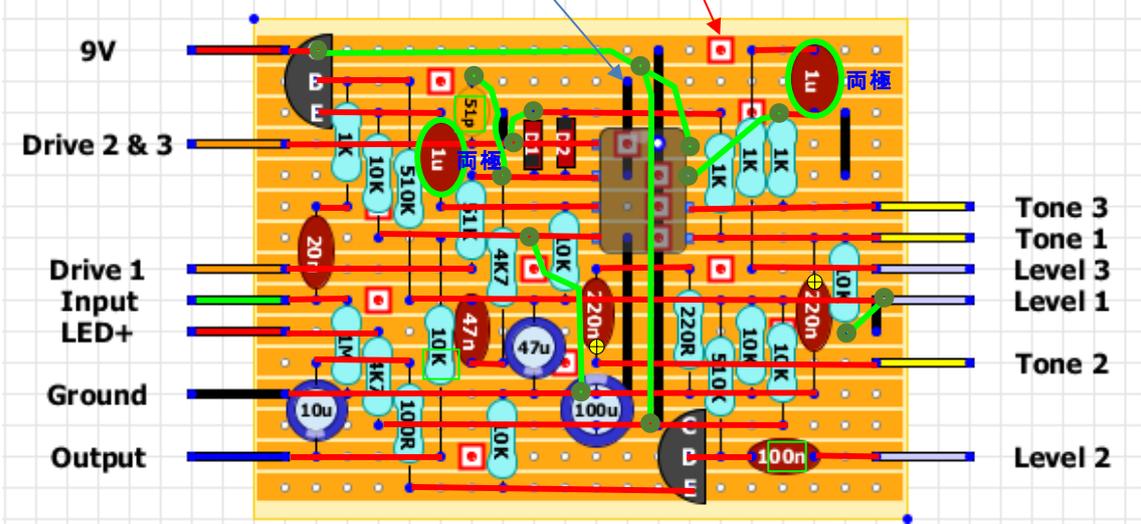


Drive 500K Log, Tone 10K Lin, Level 100K Log  
IC is JRC4558  
Transistors are NPN silicon (try 2N5088 or similar, and check orientation)  
Diodes are 1N914

**Ibanez TS808**

IvIark - <http://tagboardeffects.blogspot.com/>

レイアウト図に結線の線印等を作図する。**赤四角に赤丸印**は結線しない箇所なので、結線は飛ばす。**黒線**は縦方向にジャンプして結線する。表面を作図したら、コピー→左右反転させて裏側を作図すると組立作業に便利です。



**緑線**は黒線の代わりに、ルートを変えて接続したもの。

トランジスタ・・・2 SK30A GR (グリーン) ランク品とした

クリッピングダイオード・・・1s1588 とした

<http://www003.upp.so-net.ne.jp/yochan/TS808analyze.htm>

を参考にした

